

Curriculum dell'attività scientifica e didattica

di Andrea Gerosa

Padova, 25 ottobre 2019

Sintesi del curriculum

- 1995 **Laureato** in INGEGNERIA ELETTRONICA con votazione 105/110.
- 1995-1996 Collabora con l'Università di Pavia (Prof. R. Castello e F. Montecchi).
- 1996-1999 **Dottorato di Ricerca** in "Ingegneria elettronica e delle Telecomunicazioni".
- 1997-1998 Vincitore di un "posto scambio" presso l'**Università di California, Berkeley (USA)**
- 1999-2001 Titolare di un **assegno di ricerca** (Università degli Studi di Padova).
- 2000 Vincitore del **primo premio** al "Premio Regionale per l'Innovazione".
- 2001 **Ricercatore** per il SSD ING-INF/01 (Università di Padova). **Confermato** dal 2004
- 2007-presente **Membro del Technical Committee** "*Circuits and Systems for Communication*" della *IEEE Circuits and Systems Society*
- 2007 Elevato al Grado di **IEEE Senior Member**
- 2008-2013 Svolge attività di **Associate Editor** per la rivista internazionale "*Journal of Circuits, Systems, and Computers*", edito da World Scientific Publishing.
- 2010-presente **Professore Associato** per il SSD ING-INF/01
- 08/05/2019 **Abilitato** alla funzione di **professore di prima fascia**

ATTIVITÀ DIDATTICA

- 1999 Collabora alla **creazione e all'avviamento delle attività del laboratorio CAD** per l'elettronica integrata (**200 studenti ogni anno**).
- a.a. da 00-01 a 03-04 **Esercitazioni** in aula per il corso di **Elettronica dei Sistemi Digitali**, presso la Facoltà di Ingegneria dell'Università di Padova (circa 24 ore all'anno).
- 2002 e 2004 **Corso per studenti di dottorato** (progetto di **teledottorato**, CNIT).
- da 02-03 a 09-10 **Titolare** corso di **Elettronica Digitale (54 ore 7 CFU)**.
- da 05-06 a 09-10 **Titolare** corso **Circuiti Integrati per l'Elaborazione dei Segnali (54 ore 7 CFU)**.
- da 06-07 a 09-10 Nominato **Professore Aggregato** dalla Facoltà di Ingegneria dell'Univ. di Padova
- a.a. 10-11 **Titolare** corso di **Progettazione di Circuiti Integrati Analogici (78 ore 9 CFU)**
- da 11-12 - **Titolare** corsi di **Circuiti Integrati per l'Elaborazione dei Segnali (72 ore 9 CFU)** e **Elettronica Digitale (52 ore 6 CFU)**.
- presente
- 1999-2009 Ha collaborato **all'attivazione di 5 corsi** dedicati alla progettazione di circuiti integrati per le lauree in Ingegneria dell'Informazione.
- 1999-2010 Relatore o correlatore di **più di 50 tesi di laurea**.
- 2006-2007 Pubblica due edizioni di una dispensa di esercizi e cura traduzione e revisione tecnica di due testi (**Rabaey et al [L2]** e **Zwolinski [L4]**)

ATTIVITÀ DI SERVIZIO ALL'ATENEO

- 2008-2011 Membro della **Commissione Comunicazione** del Dipartimento di Ingegneria dell'Informazione
- 2008-2012 Dall'a.a. 2008-2009 è membro della **commissione didattica** del CCS in Ingegneria Elettronica.

2012-2015	Dall'a.a. 2012-2013 è vicepresidente del CCS in Ingegneria Elettronica.
2012- presente	Dall'a.a. 2012-2013 è membro del gruppo di autovalutazione (GAV) per i CCS dell'area di Ingegneria dell'Informazione.
2015-presente	Dall'a.a. 2015-2016 è Presidente del CCS in Ingegneria Elettronica.
2016-2018	Referente e coordinatore dei presidenti dei CCS afferenti al Dipartimento di Ingegneria dell'Informazione. In tale veste rappresenta anche il dipartimento nel consiglio della Scuola di Ingegneria.
2018-presente	Membro del comitato ordinatore del corso di laurea in Diritto e Tecnologia
2019-presente	Referente di Ateneo per il Tutorato Formativo (nomina rettorale)

ATTIVITÀ SCIENTIFICA

Andrea Gerosa ha svolto la sua attività di ricerca nell'ambito della progettazione di circuiti integrati analogici. In tale ambito è stato artefice, insieme al Prof. Andrea Neviani, **dell'attivazione di tale linea di ricerca**, presso il Dipartimento di Ingegneria dell'Informazione di Padova. In tale contesto sono stati progettati, realizzati e misurati **più di 20 differenti prototipi** in tecnologia CMOS o BiCMOS.

Le principali tematiche di ricerca principali sono state:

1. **Circuiti analogici per applicazioni a bassissima potenza** (principalmente pacemaker cardiaci).
2. **Circuiti analogici per decodifica** (applicazioni a *hard-disk*, ricevitori UMTS, memorie flash).
3. **Circuiti per ricevitori wireless**: convertitori A/D riconfigurabili e ricevitori completi UWB (3-10GHZ).
4. **Circuiti analogici per l'elaborazione del segnale.**
5. **Convertitori di potenza integrati per sistemi autonomi a bassa potenza.**

I risultati di queste attività sono stati pubblicati in **84 articoli** su rivista o atti di congresso internazionali